⑨ 日本 国特 計 庁 (JP) ⑩実用新案出顯公開

◎ 公開実用新案公報(□) 平1-163352

Wint. Cl. 1

識別記号

H 01 L 33/00

N - 7733 - 5F

審査請求 未請求 請求項の数 1 (全 頁)

会議の名称

チップ型発光ダイオード

願 昭63-59123 ②実

頤 昭63(1988)4月30日 ②出

内 杏 **河**老 案

山梨県富士吉田市上暮地字富士見垣4202番 2 株式会社シ

チズン電子内

株式会社シチズン電子 勿出 頭

山梨県富士吉田市上暮地字富士見垣4202番 2

弁理士 川井 興二郎

- 1. 考案の名称 チップ型発光ダイオード
- 2. 実用新案登録請求の範囲

絶縁基板上に一対の電極を形成し、発光ダイオード素子を実装したチップ型発光ダイオードにおいて、絶縁基板の四角にスルーホール電極を形成し、総厚を幅寸法と同等若しくはそれ以上に大きくし、実装用基板に対し平行に発光するように半田付けを可能にしたことを特徴とするチップ型発光ダイオード。

3. 考案の詳細な説明

(産業上の利用分野)

本考案は、チップ型の発光ダイオード(以下 L E D と略称する)に関するものであり、特に実装用基板に対し、平行に発光するような方向の半田付けを可能としたものに関する。

(従来の技術)

従来のチップ型LEDとしては実開昭56-1 37466号公報に開示されているものがあった。

583



このチップ型LEDは、表面に電極パターンが 形成された絶縁基板上にLED素子を実装し、こ のLED素子を透光性樹脂により被覆してレンズ 部を形成してなるものであった。

この従来のチップ型LEDは、長手方向の端部 2 箇所にスルーホール電極を有し、このスルーホ ール電極を実装用基板に半田付けしていた。この ため、スルーホール電極が実装用基板上に位置す るように取り付けることが必要であり、チップ型 LEDの底面が実装用基板に当接するように載置 していた。

(考案が解決しようとする課題)

チップ型LEDを実装する場合、光の照射方向あるいは実装スペースの関係からチップ型LEDを横に寝かせて実装することが効果的な場合がある。

しかしながら、従来のチップ型LEDを横に寝かせると、スルーホール電極が実装用基板から離れて上方に位置することになり、これを半田付けすることは困難であった。

また、仮に横に寝かせた状態でLEDを取り付けることができたとしても、スルーホール電極に 半田が乗らないため、所定の半田付け強度が得られず、実用に耐えるものではなかった。

さらに、従来のチップ型LEDの総厚は、幅寸法よりも小さく、また絶縁基板とレンズ部との間に段差や傾斜があったため、横に寝かせた時に安定せず、半田付けをより困難にしていた。

本考案の目的は、実装用基板に対し、平行に発 光するような方向に半田付けすることができるチップ型LEDを提供することにある。

(課題を解決するための手段)

本考案のチップ型LEDは、四角にスルーホール電極を形成した絶縁基板上に一対の電極パターンを形成し、この電極パターンにLED素子を実装し、透光性樹脂によりレンズ部を形成したものである。また、このチップ型LEDの総厚は、幅寸法と同等若しくはそれ以上になるように絶縁基板若しくはレンズ部の厚さを設定している。

(作用)



本考案のチップ型LEDは、スルーホール電極が絶縁基板の四角に形成されているので、このチップ型LEDを横に寝かせてもそのスルーホール電極は実装用基板上に位置することになる。

また、このチップ型LEDの総厚は幅寸法と同等若しくはそれ以上に設定されているため、横に設かせた場合にも安定し、半田付け強度も充分得ることができる。

(実 施 例)

以下図面に基づいて本考案の実施例を説明する。 第1回は本考案の一実施例に係るチップ型LE Dを示す斜視図である。

1はチップ状に切断されたアルミナ、合成樹脂等からなる絶縁基板であり、2、3はこの絶縁基板1上に設けられた一対の電極である。この電極2、3は、Ag、Ag-Pd、Au等よりなる導電性ペーストを絶縁基板1の表面に印刷して乾燥させ、その後焼成することにより形成されている。その他、エッチングやメッキ等により電極2、3を形成することもできる。

4はスルーホール電極であり、絶縁基板1の四角に設けられた凹部内に電極2、3が回り込んで形成されている。

5は電極3上にダイボンド接着され、AuあるいはAlよりなるワイヤー6にて電極2にワイヤーボンドされているLED素子である。

7はLED素子 5 とワイヤー 6 とを保護すると 共に光学レンズの役割を果たすエポキシ、シリコン等の透光性樹脂からなるレンズ部である。この レンズ部 7 は、絶縁基板 1 の幅と同じ幅寸法にな るように形成されており、これによりこのチップ 型LEDの側面における絶縁基板 1 とレンズ部 7 との境界部分には段差が生じない。

また、本実施例におけるチップ型LEDは、絶縁基板1とレンズ部7の各厚さを加えた総厚がチップ型LEDの幅寸法と同等若しくはそれ以上になるように設定されている。

第2図は第1図に示すチップ型LEDを実装用基板上に実装した状態を示す斜視図である。

本実施例におけるチップ型LEDは、実装用基

板8上に横に寝かせた状態、即ち絶縁基板1とレンズ部7の各側面により形成されている側面を実 装用基板8上に当接させた状態に報置しても、総 厚が幅寸法とほぼ同じであるため、極めて安定し た状態になる。このときにスルーホール電極4は、 実装用基板8上に位置することになる。

このようにチップ型LEDを実装用基板8上に 載置し、半田9にて固定すると共に実装用基板8 上のパターン10に接続する。このときに半田9 は、スルーホール電極4内にも満たされて、充分 な半田付け強度を得ることができる。

尚、従来のチップ型LEDよりも絶縁基板1の厚さを厚くすることにより、半田付け強度をさらに高めることもできる。従って、チップ型LEDの総厚をその幅寸法とほぼ同一に設定する際には、レンズ部7よりも絶縁基板1の厚さを厚くすることが好ましい。

また、このチップ型LEDは、集合基板で製造され、後工程で全厚をカットしているので、側面が平らになり、安定した状態で実装用基板 8 上に

載置することができる。

(考案の効果)

本考案によれば、従来のチップ型LEDと同一 の実装方法でチップ型LEDを横に寝かせて実装 することができる。従って、実装用基板に平行に 光を照射することができ、また高密度実装にも大 きな効果が得られる。

4. 図面の簡単な説明

第1回は本考案の一実施例に係るチップ型しE Dを示す 斜視図、

第2回は第1回に示すチップ型LEDを実装用 基板に実装した状態を示す斜視倒である。

1 … 絶緣基板、 2、3 … 電極

4 … スルーホール電極、

5 … L E D 素子、 6 … ワイヤー

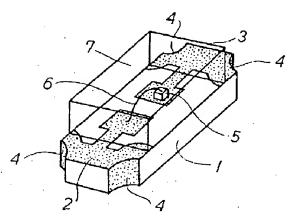
7 … レンズ部、 8 … 実装用基板

9…半田。

実用新案登録出願人 株式会社シチズン電子 代理人 弁 理 士 川 井



第1図



1…絕錄基板。

2,3~ 電板

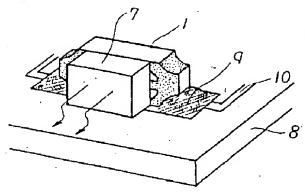
4 -- スルーホール電極

5 ... LED素子

6 ... 714-

7… レンズ部

第 2 図



8… 突装用基板

9… 半田

行型人弁理士 川 井 興 二 郎